



开放数据中心委员会
Open Data Center Committee

[编号 ODCC-2022-0200B]

数据中心电源设备阻抗特性技术要求 与测试规范

开放数据中心标准推进委员会

2022-09 发布

前言

随着不间断电源（UPS）、电源供应器（PSU）、静止无功发生器（SVG）、有源电力滤波器（APF）、储能变流器（PCS）、新能源发电变流器等电源设备在数据中心的广泛使用，因电源设备阻抗特性不匹配引起的数据中心供配电系统稳定性问题时有发生。

为了预防并解决供配电系统稳定性问题，需要对电源设备在接入数据中心之前进行阻抗特性测试并检验是否符合技术要求，因此对以上数据中心电源设备阻抗特性的技术要求和测试要求等方面予以规范。

本规范感谢以下起草单位：上海科梁信息科技股份有限公司、中国信息通信研究院（云大所数据中心团队）、科华数据股份有限公司、台达电子企业管理（上海）有限公司、京东云计算有限公司、阿里巴巴（中国）有限公司、北京百度网讯科技有限公司。

起草人：郜登科、易龙强、董慨、李升、练恒、吴双鹤、徐敏、黄辉、陈四雄、曾奕彰、吴美希、宫伟文、陈国峰、文芳志。

www.ODCC.org.cn

目录

前言	I
一、 适用范围	1
二、 规范性引用文件	1
三、 术语、定义和缩略语	2
四、 技术要求	4
(一) 基本要求	4
(二) 频率要求	5
(三) 低频段阻抗幅值要求	5
(四) 中高频段阻抗相角要求	5
(五) 端口串联电感正常运行要求	6
五、 测试要求	7
(一) 测试条件说明要求	7
(二) 测试环境要求	7
(三) 小信号扰动要求	7
(四) 信号采样分析要求	8
(五) 测试平台要求	9
1. 测试平台选择	9
2. 实物测试平台	9
3. 半实物仿真测试平台	11
(六) 测试结果要求	12
1. 数据记录	12

2. 图形呈现	12
3. 测试报告	13
附录 A (资料性) 测试方法	14
A.1. 测试拓扑结构	14
A.1.1. 输入阻抗特性测试拓扑结构	14
A.1.2. 输出阻抗特性测试拓扑结构	14
A.2. 输入阻抗特性测试方法	15
A.3. 输出阻抗特性测试方法	19
附录 B (资料性) 测试步骤	20
B.1. 实物测试步骤	20
B.2. 半实物仿真测试步骤	20
附录 C (资料性) 测试报告模板	22

www.ODCC.org.cn

一、适用范围

本技术规范规定数据中心电源设备阻抗特性的技术要求和测试要求。

本技术规范适用于数据中心电源设备的输入/输出端口阻抗特性，端口包含但不限于三相四线制、三相三线制、单相交流、直流等，电源设备采用交流1000V/直流1500V及以下的电压进行供电。

二、规范性引用文件

下列文件中的条款通过本标准的引用而成为本标准的条款。凡是注日期的引用文件，其随后所有的修改单（不包括勘误的内容）或修订版均不适用于本标准，然而，鼓励根据本标准达成协议的各方研究是否可使用这些文件的最新版本。凡是不注日期的引用文件，其最新版本适用于本标准。

GB 50052 供配电系统设计规范

GB 50174 数据中心设计规范

GB/T 2421-2020 环境试验 概述和指南

GB/T 14549-1993 电能质量 公用电网谐波

GB/T 14715-2017 信息技术设备用不间断电源通用规范

GB/T 15543-2008 电能质量 三相电压不平衡

GB/T 34133-2017 储能变流器检测技术规程

GB/T 37408-2019 光伏发电并网逆变器技术要求

GB/T 38833-2020 信息通信用240V / 336V直流供电系统技术要求和试验方法

DL/T 1796-2017 低压有源电力滤波器技术规范

NB/T 10651-2021 风电场阻抗特性评估技术规范

NB/T 42057-2015 低压静止无功发生器

YD/T 1095-2018 通信用交流不间断电源（UPS）

三、术语、定义和缩略语

电源设备输入阻抗 input impedance of power supply equipment

在被测电源设备输入端口注入交流小信号扰动电压，待被测电源设备进入稳态测试工况后，测量输入端口对应扰动频率的电压和电流，该电压和电流的比值为电源设备在这个扰动频率下的输入阻抗。

电源设备输出阻抗 output impedance of power supply equipment

在被测电源设备输出端口注入交流小信号扰动电流，待被测电源设备进入稳态测试工况后，测量输出端口对应扰动频率的电压和电流，该电压和电流的比值为电源设备在这个扰动频率下的输出阻抗。

阻抗幅频特性 impedance amplitude frequency characteristic

在规定频率范围内电源设备阻抗幅值与扰动频率之间的关系。

阻抗相频特性 impedance phase frequency characteristic

在规定频率范围内电源设备阻抗相角与扰动频率之间的关系。

小信号扰动 small signal perturbation

与电源设备对应的工作电压/电流信号相比幅值不大于10%的扰动信号。

频率耦合 frequency coupling

在被测电源设备端口注入交流小信号扰动电压/电流，待被测电源设备进入稳态测试工况后端口出现非扰动频率处的响应电流/电压，该响应电流/电压会影响电源设备在扰动频率下的阻抗。

额定阻抗 nominal impedance

电源设备端口额定电压的平方与额定功率的比值，端口采用三相四线制或三相三线制的额定电压为额定线电压有效值，采用单相交流的额定电压为额定相电压有效值，采用直流的额定电压为额定直流电压。

基准阻抗比 base impedance ratio

电源设备端口额定阻抗与实际阻抗幅值的比值。

电源设备控制器 controller of power supply equipment

电源设备实际使用的用于对应功率拓扑电路进行电能变换控制的装置。

半实物仿真测试平台 semi-physical simulation test platform

将电源设备控制器与运行电源设备功率拓扑电路仿真模型的实时仿真机通过信号线联接在一起进行电源设备阻抗特性测试的平台。

APF

Active Power Filter，有源电力滤波器。

BIR

base impedance ratio，基准阻抗比。

CHIL

Controller Hardware in the Loop，控制器硬件在环。

PCS

Power Conversion System, 储能变流器。

PSU

Power Supply Unit, 电源供应器。

SVG

Static Var Generator, 静止无功发生器。

THD

Total Harmonic Distortion, 总谐波畸变率。

UPS

Uninterruptible Power Supply, 不间断电源。

四、技术要求

（一）基本要求

由电源设备阻抗幅值和阻抗相角余弦值的乘积可得到电源设备阻抗的等效电阻分量，当阻抗相角超出 $[-90^\circ, 90^\circ]$ 范围时，等效电阻分量为负数，电源设备阻抗中的负阻尼可能导致数据中心供配电系统出现稳定性问题。

为了确保数据中心供配电系统的稳定性，与数据中心电源设备端口相对应的输出阻抗和输入阻抗的比值应满足奈奎斯特稳定判据且具有合适的稳定裕度。端口采用三相四线制时，正序输出阻抗和输入阻抗的比值、负序输出阻抗和输入阻抗的比值以及零序输出阻抗和输入阻抗的比值应分别满足奈奎斯特稳定判据。端口采用三相三线制时，正序输出阻抗和输入阻抗的比值以及负序输出阻抗和输入阻抗的比值应分别满足奈奎斯特稳定判据。端口采用单相交流时，单

相输出阻抗和输入阻抗的比值应满足奈奎斯特稳定判据。端口采用直流时，直流输出阻抗和输入阻抗的比值应满足奈奎斯特稳定判据。

（二）频率要求

数据中心电源设备阻抗特性的频率范围应覆盖数据中心供配电系统可能发生稳定性问题的频率范围，宜为1Hz-10kHz。

数据中心电源设备阻抗特性一般在2倍工频以下出现频率耦合，而在2倍工频以上不出现频率耦合。据此可将频率范围分为两个频段：1Hz至2倍工频为低频段，大于2倍工频为中高频段。由于电源设备在这两个频段的阻抗幅频特性和相频特性的影响因素与特点存在差异，应分别对两个频段的阻抗幅值和阻抗相角提出技术要求。

（三）低频段阻抗幅值要求

受控制环路的影响，电源设备在低频段的输入阻抗存在幅值低谷和等效电阻分量为负数，不利于数据中心供配电系统的稳定性。由于低频段无法消除等效电阻分量为负数，电源设备低频段的输入阻抗幅值应大于其在输入端口50%的额定阻抗，即BIR应小于2。

受控制环路的影响，电源设备在低频段的输出阻抗等效电阻分量为负数，不利于数据中心供配电系统的稳定性。由于低频段无法消除等效电阻分量为负数，应根据电源设备输出端口负载和线路的具体情况要求电源设备低频段输出阻抗幅值的上限。

对于旁路模式的UPS，应根据数据中心供配电系统具体情况要求其单位功率的低频段阻抗幅值上限。对于互动式UPS，低频段的输出阻抗幅值应大于其在输出端口50%的额定阻抗。

（四）中高频段阻抗相角要求

受控制延时的影响，电源设备在中高频段的输入阻抗和输出阻抗的等效电阻分量可能为负数，不利于数据中心供配电系统的稳定性。由于中高频段的阻抗幅值难以限制，电源设备中高频段的输入阻抗和输出阻抗相角应不超出 $[-90^\circ, 90^\circ]$ 范围，考虑到稳定裕度和阻抗相角测试精度，宜为 $[-85^\circ, 85^\circ]$ 。

（五）端口串联电感正常运行要求

4.3的输入阻抗幅值要求未考虑频率耦合可能引起的低频段阻抗幅值跌落，为了确保电源设备输入端口低频段稳定性，电源设备应在输入端口按要求串联电感后仍可在额定功率运行时不发生振荡，即不触发电源设备保护动作或电源设备电压/电流THD超标。

串联电感 L_s 由公式（1）计算：

$$L_s = \frac{1}{2k} L_n = \frac{1}{2k} \frac{Z_n}{2\pi f_1} \quad (1)$$

式中：

k ——电感系数，电源设备输入端口采用三相四线制或三相三线制时为3，采用单相交流或直流时为1；

L_n ——电源设备输入端口在工频处的额定电感；

Z_n ——电源设备输入端口额定阻抗；

f_1 ——工频。

电源设备输入端口采用三相四线制时，在中性线外接 L_s ；采用三相三线制时，分别在三相外接 L_s ；采用单相交流或直流时，在端口外接 L_s 。 L_s 的额定电流应不小于电源设备输入端口的额定电流。

对于互动式UPS，输出端口外接电感参照本节技术要求，其中 Z_n 为UPS输出端口额定阻抗。

五、测试要求

（一）测试条件说明要求

电源设备阻抗特性测试应说明以下测试条件：

- a) 测试日期，例如：某年某月某日；
- b) 测试平台，例如：实物测试平台、半实物仿真测试平台；
- c) 测试人员；
- d) 被测电源设备的类型、厂家、型号和出厂编号；
- e) 被测电源设备测试端口，例如：输入端口、输出端口；
- f) 被测电源设备测试端口的供电方式，例如：三相四线制、三相三线制、单相交流、直流等；
- g) 被测电源设备运行模式和运行功率；
- h) 被测电源设备测试端口额定电压和额定功率；
- i) 被测电源设备测试端口基波/直流电流幅值和基波频率。

（二）测试环境要求

测试环境应满足以下要求：

- a) 环境温度：10℃～40℃；
- b) 相对湿度：25%～75%；
- c) 大气压力：86kPa～106kPa。

（三）小信号扰动要求

小信号扰动应满足以下要求：

- a) 扰动信号形式：幅值和频率可调的正弦波，THD不大于3%；
- b) 扰动信号幅值：输入阻抗特性测试时，扰动信号幅值应不大于被测电源设备输入端口基波相电压或者直流电压幅值的10%。输出阻抗特性测试时，扰动信号幅值应不大于被测电源设备交流负荷基波电流或者直流负荷电流幅值的10%，扰动信号幅值在高频处可相应降低；

- c) 扰动频率范围：应符合4.2技术要求；
- d) 扰动频率数量：扰动频率根据其数值选择不同的等距间隔方式，扰动频率数量设置如表1所示。

表 1 扰动频率数量设置

扰动频率数值/Hz	$1 \leq f_p \leq 10$	$10 < f_p \leq 100$	$100 < f_p \leq 1000$	$1000 < f_p \leq 10000$
等距间隔方式	线性等距间隔	对数等距间隔	对数等距间隔	对数等距间隔
扰动频率数量/个	$N_f \geq 10$	$N_f \geq 20$	$N_f \geq 20$	$N_f \geq 20$

注： f_p 为扰动频率数值，10Hz及以下四舍五入并保留一位小数，10Hz以上四舍五入并保留整数； N_f 为扰动频率数量。

(四) 信号采样分析要求

信号采样分析应满足以下要求：

- a) 信号采样：电源设备测试端口的电压电流信号采样精度不低于1%，采样频率不低于1MHz；
- b) 信号处理：可对采样得到的电压电流信号进行傅里叶分析；
- c) 阻抗计算：可由公式（2）计算出被测电源设备的阻抗幅值和相角：

$$\begin{cases} |Z(f_p)| = \frac{|V(f_p)|}{|I(f_p)|} \\ \angle Z(f_p) = \angle V(f_p) - \angle I(f_p) \end{cases} \quad (2)$$

式中：

$|Z(f_p)|$ ——对应扰动频率 f_p 的阻抗幅值，阻抗幅值单位宜采用dB，由 $20\log_{10}|Z(f_p)|$ 计算得到；

$|V(f_p)|$ ——对应扰动频率 f_p 的电压幅值；

$|I(f_p)|$ ——对应扰动频率 f_p 的电流幅值；

$\angle Z(f_p)$ ——对应扰动频率 f_p 的阻抗相角；

$\angle V(f_p)$ ——对应扰动频率 f_p 的电压相位；

$\angle I(f_p)$ ——对应扰动频率 f_p 的电流相位。

输入阻抗特性和输出阻抗特性的测试方法见附录A。

- d) 结果输出：可将计算结果输出到上位机或者测试仪表。

（五）测试平台要求

1. 测试平台选择

电源设备阻抗特性测试主要采用实物测试和半实物仿真测试两种平台。在测试时优先采用实物测试平台，当实物测试平台在实现上存在困难时可采用半实物仿真测试平台。两种平台对应的测试步骤见附录B。

2. 实物测试平台

（1）基于扰动注入装置的输入阻抗特性测试平台

对电源设备进行输入阻抗特性测试时，可由供电电源实现供电，由电压型扰动注入装置提供小信号扰动电压。当被测电源设备采用交流供电方式时，供电电源可为市电。电压型扰动注入装置的扰动注入功能示意图如图1所示，信号发生单元为功率放大单元提供扰动注入参考信号，功率放大单元经过隔离单元之后实现扰动注入。



图1 扰动注入功能示意图

供电电源应满足以下要求：

- 电压变化范围：应不大于 $\pm 3\%$ 额定电压；
- 频率变化范围：如存在频率变化，应不大于 $\pm 0.2\text{Hz}$ ；
- 电压THD：应不大于 5% ；

- d) 额定功率：由于供电电源的输出阻抗会在低频段影响到被测电源设备的输入阻抗，为了降低该影响，供电电源的额定功率应不小于被测电源设备额定功率的10倍。

电压型扰动注入装置应满足以下要求：

- a) 输出电压：应符合5.3技术要求；
- b) 额定功率：应不小于被测电源设备额定功率的10%。

(2) 基于专用测试电源的输入阻抗特性测试平台

对电源设备进行输入阻抗特性测试时，可由专用测试电源为被测电源设备供电并提供小信号扰动电压。

专用测试电源应满足以下要求：

- a) 输出电压：可输出将被测电源设备输入端口额定电压和小信号扰动电压叠加之后的电压，其中额定电压应符合5.5.2.1的供电电源技术要求a) -c)，小信号扰动电压应符合5.3技术要求；
- b) 额定功率：应符合5.5.2.1的供电电源技术要求d)。

(3) 基于线性负载的输出阻抗特性测试平台

对电源设备进行输出阻抗特性测试时，可由线性负载作为负荷，由电流型扰动注入装置提供小信号扰动电流。

线性负载应满足以下要求：

- a) 额定电压：应不小于被测电源设备输出端口额定电压；
- b) 额定功率：应不小于被测电源设备额定功率；
- c) 负载大小：可进行调节。

电流型扰动注入装置应满足以下要求：

- a) 输出电流：应符合5.3技术要求；
- b) 额定功率：应不小于被测电源设备额定功率的10%。

(4) 基于电子负载的输出阻抗特性测试平台

对电源设备进行输出阻抗特性测试时，可由电子负载作为被测电源设备负荷并提供小信号扰动电流。

电子负载应满足以下要求：

- a) 输出电流：可输出将被测电源设备线性负载电流和小信号扰动电流叠加之后的电流，其中线性负载额定电流应不小于被测电源设备输出端口额定电流，小信号扰动电流应符合5.3技术要求；
- b) 额定电压：应不小于被测电源设备输出端口额定电压；
- c) 额定功率：应不小于被测电源设备额定功率的110%。

3. 半实物仿真测试平台

基于CHIL的半实物仿真测试平台示意图如图2所示，上位机和实时仿真机组成实时仿真系统，电源设备控制器与实时仿真机进行信号通信。

基于CHIL的半实物仿真测试平台应满足以下要求：

- a) 上位机：可运行实时仿真软件和电源设备功率拓扑电路的仿真模型，与实时仿真机进行信号通信，可设置小信号扰动参数，实现信号采样数据的记录和存储，符合5.4技术要求b) -d)；
- b) 实时仿真机：可支持电源设备功率拓扑电路最小仿真步长不大于 $1\ \mu\text{s}$ 的实时仿真，与电源设备控制器的通信延时不大于 $5\ \mu\text{s}$ ，符合5.3和5.4 a) 的技术要求。

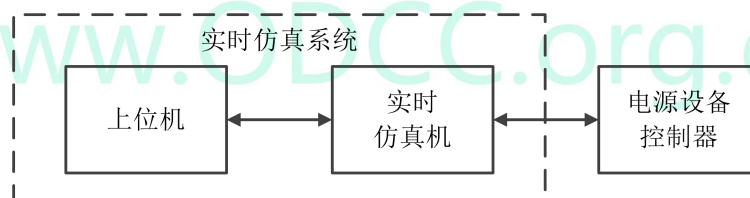


图2 基于CHIL的半实物仿真测试平台示意图

需要获取以下信息：

- a) 电源设备测试端口的额定电压和额定功率；

- b) 电源设备功率拓扑电路和所有电气参数，并且在拓扑电路中清楚标注电源设备控制器所需电气量的测点和测量变比；
- c) 电源设备控制器的通信协议和接口表。

(六) 测试结果要求

1. 数据记录

电源设备阻抗特性测试结果采用数据方式进行记录应满足以下要求：

- a) 文件存储：宜采用“xls”、“csv”等格式；
- b) 形式：宜采用表格分列；
- c) 第1列记录数据序号；
- d) 从第2列开始记录测试结果，包括以下内容：
 - 1) 第2列记录扰动频率，包括扰动频率范围内所有选择的扰动频率数值，依照扰动频率数值从小到大顺序进行排列，单位为“Hz”；
 - 2) 第3列、第4列分别记录阻抗幅值和相角，其中阻抗幅值四舍五入并保留一位小数，单位为“dB”，阻抗相角四舍五入并保留一位小数，单位为“°”，范围为 $-180^{\circ} \sim 180^{\circ}$ 。

2. 图形呈现

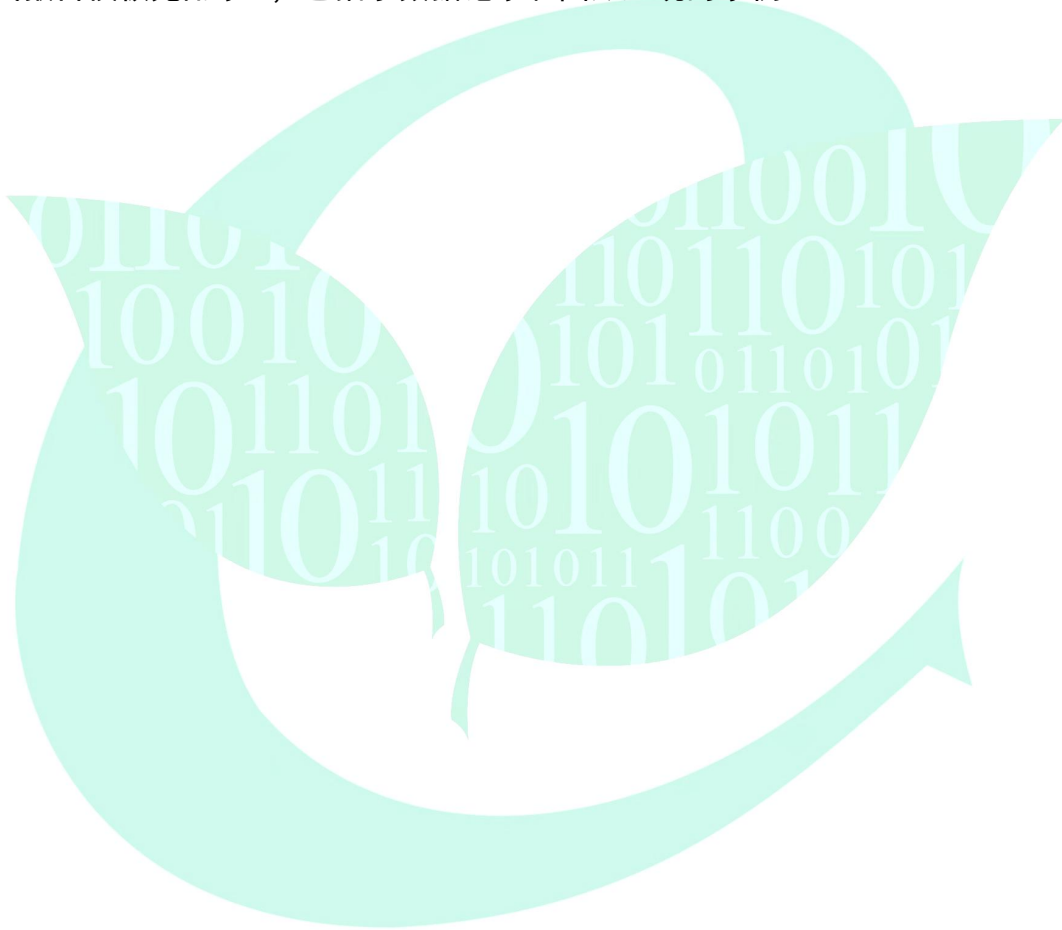
电源设备阻抗特性测试结果采用图形方式进行呈现应满足以下要求：

- a) 文件存储：宜采用“bmp”、“jpg”、“png”、“tif”等格式；
- b) 形式：可采用上下2个波特图排列，需说明波特图对应的阻抗，例如：单相输入阻抗、正序输出阻抗等；
- c) 内容：
 - 1) 2个波特图的频率范围与扰动频率范围一致；
 - 2) 第1个波特图呈现阻抗幅频特性，横坐标变量为频率，单位为“Hz”，纵坐标变量为阻抗幅值，单位为“dB”；

- 3) 第2个波特图呈现阻抗相频特性，横坐标变量为频率，单位为“Hz”，纵坐标变量为阻抗相角，单位为“°”，范围为 $-180^{\circ} \sim 180^{\circ}$ 。

3. 测试报告

测试报告模板见附录 C，包括了数据记录和图形呈现的示例。



www.ODCC.org.cn

附录 A

(资料性)

测试方法

A. 1. 测试拓扑结构

A. 1. 1. 输入阻抗特性测试拓扑结构

电源设备输入阻抗特性测试拓扑结构如图A. 1所示，不同频率的交流小信号扰动电压以串联方式依次注入到被测电源设备输入端口，对输入端口电压和电流信号进行采样分析，从而得到被测电源设备输入阻抗特性。

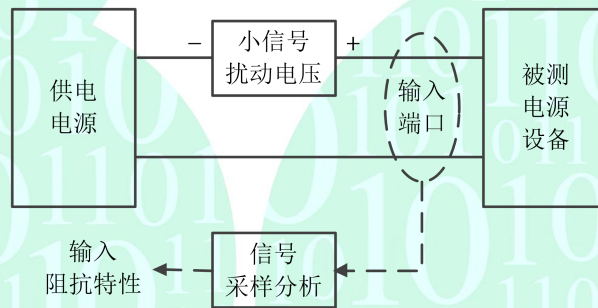


图 A. 1 电源设备输入阻抗特性测试拓扑结构图

A. 1. 2. 输出阻抗特性测试拓扑结构

电源设备输出阻抗特性测试拓扑结构如图A. 2所示，不同频率的交流小信号扰动电流以并联方式依次注入到被测电源设备输出端口，对输出端口电压和电流信号进行采样分析，从而得到被测电源设备输出阻抗特性。

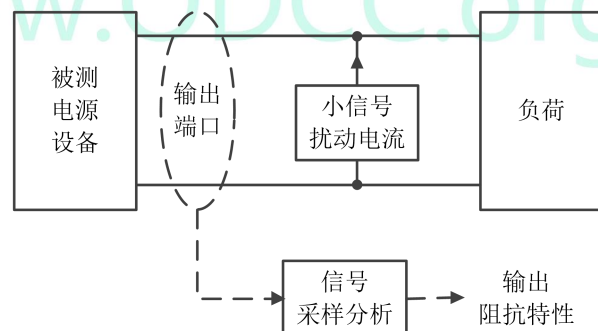


图 A. 2 电源设备输出阻抗特性测试拓扑结构图

A. 2. 输入阻抗特性测试方法

A. 2. 1. 输入端口采用三相四线制

被测电源设备输入端口采用三相四线制的示意图如图A. 3所示，需要在被测电源设备稳态工作时测试其正序、负序和零序输入阻抗特性。

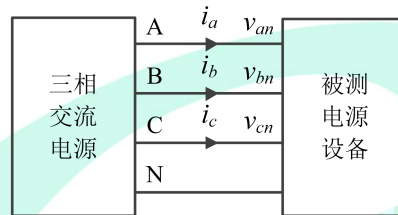


图 A. 3 输入端口采用三相四线制示意图

注：图中 v_{an} 、 v_{bn} 和 v_{cn} 分别为被测电源设备输入端口的A相、B相和C相的相电压， i_a 、 i_b 和 i_c 分别为被测电源设备输入端口的A相、B相和C相电流，N为中性线。

向 v_{an} 、 v_{bn} 和 v_{cn} 注入正序扰动电压信号 $v_{a+}(t)$ 、 $v_{b+}(t)$ 和 $v_{c+}(t)$ ：

$$\begin{cases} v_{a+}(t) = V_+ \sin(2\pi f_p t + \varphi_{v+}) \\ v_{b+}(t) = V_+ \sin(2\pi f_p t + \varphi_{v+} - 2\pi/3) \\ v_{c+}(t) = V_+ \sin(2\pi f_p t + \varphi_{v+} + 2\pi/3) \end{cases} \quad (\text{A. 1})$$

式中：

V_+ ——正序扰动电压幅值；

φ_{v+} ——正序扰动电压初相角。

对采样得到的 v_{an} 、 v_{bn} 和 v_{cn} 进行正序分量提取，得到与扰动频率 f_p 对应的正序输入电压 $V_+(f_p)$ 。

对采样得到的 i_a 、 i_b 和 i_c 进行正序分量提取，得到与扰动频率 f_p 对应的正序输入电流 $I_+(f_p)$ 。

正序输入阻抗幅值和相角由公式（A. 2）计算：

$$\begin{cases} |Z_+(f_p)| = \frac{|V_+(f_p)|}{|I_+(f_p)|} \\ \angle Z_+(f_p) = \angle V_+(f_p) - \angle I_+(f_p) \end{cases} \quad (\text{A.2})$$

式中：

$|Z_+(f_p)|$ ——对应扰动频率 f_p 的正序输入阻抗幅值；

$|V_+(f_p)|$ ——对应扰动频率 f_p 的正序输入电压幅值；

$|I_+(f_p)|$ ——对应扰动频率 f_p 的正序输入电流幅值；

$\angle Z_+(f_p)$ ——对应扰动频率 f_p 的正序输入阻抗相角；

$\angle V_+(f_p)$ ——对应扰动频率 f_p 的正序输入电压相位；

$\angle I_+(f_p)$ ——对应扰动频率 f_p 的正序输入电流相位。

向 v_{an} 、 v_{bn} 和 v_{cn} 注入负序扰动电压信号 $v_{a-}(t)$ 、 $v_{b-}(t)$ 和 $v_{c-}(t)$ ：

$$\begin{cases} v_{a-}(t) = V_- \sin(2\pi f_p t + \varphi_{v-}) \\ v_{b-}(t) = V_- \sin(2\pi f_p t + \varphi_{v-} + 2\pi/3) \\ v_{c-}(t) = V_- \sin(2\pi f_p t + \varphi_{v-} - 2\pi/3) \end{cases} \quad (\text{A.3})$$

式中：

V_- ——负序扰动电压幅值；

φ_{v-} ——负序扰动电压初相角。

对采样得到的 v_{an} 、 v_{bn} 和 v_{cn} 进行负序分量提取，得到与扰动频率 f_p 对应的负序输入电压 $V_-(f_p)$ 。

对采样得到的 i_a 、 i_b 和 i_c 进行负序分量提取，得到与扰动频率 f_p 对应的负序输入电流 $I_-(f_p)$ 。

负序输入阻抗幅值和相角由公式（A.4）计算：

$$\begin{cases} |Z_-(f_p)| = \frac{|V_-(f_p)|}{|I_-(f_p)|} \\ \angle Z_-(f_p) = \angle V_-(f_p) - \angle I_-(f_p) \end{cases} \quad (\text{A.4})$$

式中：

$|Z_-(f_p)|$ ——对应扰动频率 f_p 的负序输入阻抗幅值；

$|\mathbf{V}_-(f_p)|$ ——对应扰动频率 f_p 的负序输入电压幅值；

$|\mathbf{I}_-(f_p)|$ ——对应扰动频率 f_p 的负序输入电流幅值；

$\angle\mathbf{Z}_-(f_p)$ ——对应扰动频率 f_p 的负序输入阻抗相角；

$\angle\mathbf{V}_-(f_p)$ ——对应扰动频率 f_p 的负序输入电压相位；

$\angle\mathbf{I}_-(f_p)$ ——对应扰动频率 f_p 的负序输入电流相位。

向 v_{an} 、 v_{bn} 和 v_{cn} 注入零序扰动电压信号 $v_{a0}(t)$ 、 $v_{b0}(t)$ 和 $v_{c0}(t)$ ：

$$v_{a0}(t) = v_{b0}(t) = v_{c0}(t) = V_0 \sin(2\pi f_p t + \varphi_{v0}) \quad (\text{A.5})$$

式中：

V_0 ——零序扰动电压幅值；

φ_{v0} ——零序扰动电压初相角。

对采样得到的 v_{an} 、 v_{bn} 和 v_{cn} 进行零序分量提取，得到与扰动频率 f_p 对应的零序输入电压 $\mathbf{V}_0(f_p)$ 。

对采样得到的 i_a 、 i_b 和 i_c 进行零序分量提取，得到与扰动频率 f_p 对应的零序输入电流 $\mathbf{I}_0(f_p)$ 。

零序输入阻抗幅值和相角由公式（A.6）计算：

$$\begin{cases} |\mathbf{Z}_0(f_p)| = \frac{|\mathbf{V}_0(f_p)|}{|\mathbf{I}_0(f_p)|} \\ \angle\mathbf{Z}_0(f_p) = \angle\mathbf{V}_0(f_p) - \angle\mathbf{I}_0(f_p) \end{cases} \quad (\text{A.6})$$

式中：

$|\mathbf{Z}_0(f_p)|$ ——对应扰动频率 f_p 的零序输入阻抗幅值；

$|\mathbf{V}_0(f_p)|$ ——对应扰动频率 f_p 的零序输入电压幅值；

$|\mathbf{I}_0(f_p)|$ ——对应扰动频率 f_p 的零序输入电流幅值；

$\angle\mathbf{Z}_0(f_p)$ ——对应扰动频率 f_p 的零序输入阻抗相角；

$\angle\mathbf{V}_0(f_p)$ ——对应扰动频率 f_p 的零序输入电压相位；

$\angle I_0(f_p)$ ——对应扰动频率 f_p 的零序输入电流相位。

A. 2. 2. 输入端口采用三相三线制

被测电源设备输入端口采用三相三线制需要在其稳态工作时测试正序和负序输入阻抗特性，相应的测试方法可参照A. 2. 1，其中输入端口相电压可由测量获取的线电压计算得到。

A. 2. 3. 输入端口采用单相交流

被测电源设备输入端口采用单相交流的示意图如图A. 4所示，需要在被测电源设备稳态工作时测试其单相输入阻抗特性。

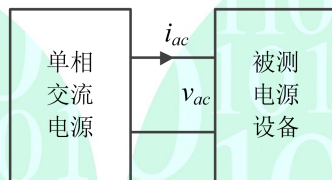


图 A. 4 输入端口采用单相交流示意图

注：图中 v_{ac} 和 i_{ac} 分别为被测电源设备输入端口的单相电压和电流。

向 v_{ac} 注入扰动电压信号 $v_{acp}(t)$ ，对采样得到的 v_{ac} 和 i_{ac} 进行分量提取，得到与扰动频率 f_p 对应的单相输入电压 $V_{ac}(f_p)$ 和单相输入电流 $I_{ac}(f_p)$ 。

单相输入阻抗幅值和相角由公式（A. 7）计算：

$$\begin{cases} |Z_{ac}(f_p)| = \frac{|V_{ac}(f_p)|}{|I_{ac}(f_p)|} \\ \angle Z_{ac}(f_p) = \angle V_{ac}(f_p) - \angle I_{ac}(f_p) \end{cases} \quad (A. 7)$$

式中：

$|Z_{ac}(f_p)|$ ——对应扰动频率 f_p 的单相输入阻抗幅值；

$|V_{ac}(f_p)|$ ——对应扰动频率 f_p 的单相输入电压幅值；

$|I_{ac}(f_p)|$ ——对应扰动频率 f_p 的单相输入电流幅值；

$\angle Z_{ac}(f_p)$ ——对应扰动频率 f_p 的单相输入阻抗相角；

$\angle V_{ac}(f_p)$ ——对应扰动频率 f_p 的单相输入电压相位；

$\angle I_{ac}(f_p)$ ——对应扰动频率 f_p 的单相输入电流相位。

A. 2. 4. 输入端口采用直流

被测电源设备输入端口采用直流需要在其稳态工作时测试直流输入阻抗特性，相应的测试方法可参照A. 2. 3，其中被测电源设备输入端口接入直流电源。

A. 3. 输出阻抗特性测试方法

A. 3. 1. 输出端口采用三相四线制

被测电源设备输出端口采用三相四线制需要在其稳态工作时测试正序、负序和零序输出阻抗特性，相应的测试方法可参照图A. 2和A. 2. 1，注入的是电流扰动信号。

A. 3. 2. 输出端口采用三相三线制

被测电源设备输出端口采用三相三线制需要在其稳态工作时测试正序和负序输出阻抗特性，相应的测试方法可参照图A. 2和A. 2. 2，注入的是电流扰动信号。

A. 3. 3. 输出端口采用单相交流

被测电源设备输出端口采用单相交流需要在其稳态工作时测试单相输出阻抗特性，相应的测试方法可参照图A. 2和A. 2. 3，注入的是电流扰动信号。

A. 3. 4. 输出端口采用直流

被测电源设备输出端口采用直流需要在其稳态工作时测试直流输出阻抗特性，相应的测试方法可参照图 A. 2 和 A. 2. 4，注入的是电流扰动信号。

附录 B

(资料性)

测试步骤

B.1. 实物测试步骤

被测电源设备阻抗特性采用实物测试的步骤如下：

- a) 参照5.5.2确定具体的实物测试平台，搭建实物测试平台；
- b) 根据被测电源设备工作特点选择典型运行模式和功率；
- c) 在扰动未注入的情况下，被测电源设备实现正常运行；
- d) 参照附录A对被测电源设备测试端口进行采用最小扰动频率的小信号扰动注入；
- e) 在被测电源设备达到稳态运行后，获取测试端口电压电流信号；
- f) 参照附录A计算得到与该扰动频率对应的阻抗幅值和相角，并输出相应的计算结果数据；
- g) 从小到大更新扰动频率，重复上述步骤e)-f)，直至达到最大扰动频率为止；
- h) 由所有扰动频率下的阻抗幅值和相角绘制阻抗幅频特性和相频特性的波特图；
- i) 判断电源设备阻抗特性是否满足技术要求。

B.2. 半实物仿真测试步骤

被测电源设备阻抗特性采用半实物仿真测试的步骤如下：

- a) 参照A.1搭建电源设备功率拓扑电路的实时仿真模型，并参照5.5.2设置仿真模型的相应参数，在实时仿真模型中搭建通信协议接口；
- b) 参照5.5.3搭建半实物仿真测试平台，进行实时仿真机和电源设备控制器之间的通信协议调试；
- c) 根据被测电源设备工作特点选择典型运行模式和功率；
- d) 仿真模型实时运行，在扰动未注入的情况下，电源设备控制器实现运行控制效果；

- e) 参照附录A在仿真模型中对被测电源设备测试端口进行采用最小扰动频率的小信号扰动注入；
- f) 在被测电源设备达到稳态运行后通过仿真测量获取测试端口电压电流信号；
- g) 重复B.1步骤f) -h) ；

判断电源设备阻抗特性是否满足技术要求。



www.ODCC.org.cn

附录 C
(资料性)
测试报告模板

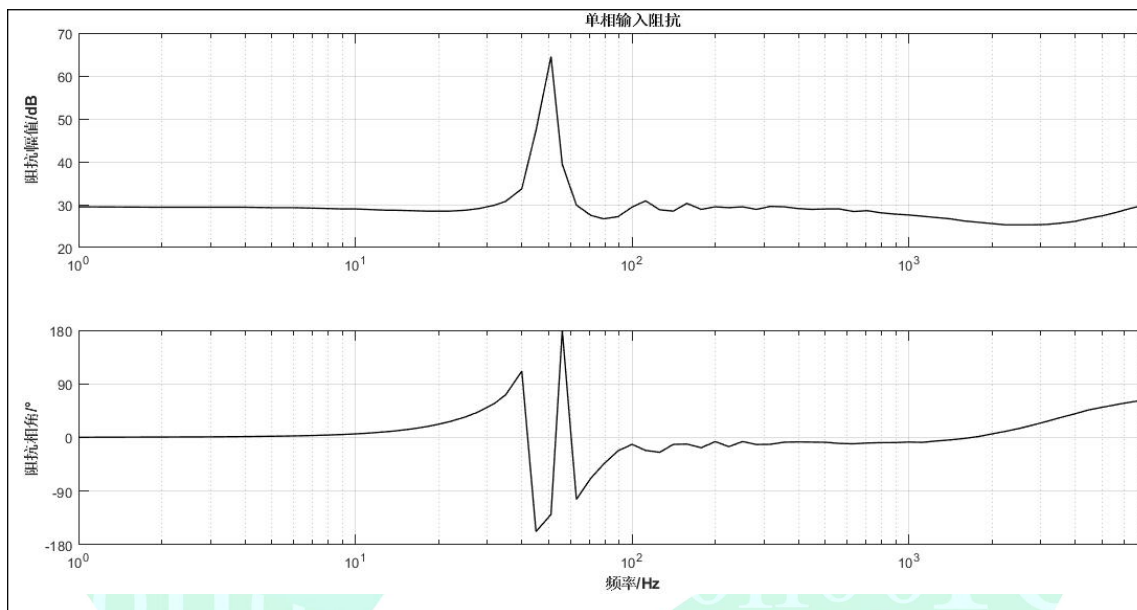
电源设备阻抗特性测试报告模板见表C.1。

表 C.1 电源设备阻抗特性测试报告模板

一、测试信息			
测试日期		测试平台	
测试人员		环境温度/°C	
相对湿度/%		大气压力/kPa	
二、被测电源设备信息			
类型		厂家	
型号		出厂编号	
测试端口		供电方式	
运行模式		运行功率/kW	
额定电压/V		额定功率/kW	
电流幅值/A		基波频率/Hz	
三、数据记录			
数据序号	扰动频率/Hz	阻抗幅值/dB	阻抗相角/°
1	1.0	29.5	0.4
2	2.0	29.4	0.8
3	3.0	29.4	1.1
4	4.0	29.4	1.6
5	5.0	29.3	2.1
6	6.0	29.3	2.7
7	7.0	29.2	3.4
8	8.0	29.1	4.2
9	9.0	29.0	5.1
测试序号	扰动频率/Hz	阻抗幅值/dB	阻抗相角/°
10	10.0	29.0	6.1
11	11	28.9	7.2

12	13	28.7	9.8
13	14	28.7	11.2
14	16	28.6	14.4
15	18	28.5	18.1
16	20	28.5	22.3
17	22	28.5	26.8
18	25	28.7	34.5
19	28	29.1	43.4
20	32	29.9	57.8
21	35	30.8	71.8
22	40	33.7	111.4
23	45	47.3	-157.8
24	51	64.5	-129.1
25	56	39.4	179.5
26	63	29.9	-103.7
27	71	27.5	-68.4
28	79	26.7	-44.6
29	89	27.2	-22.4
30	100	29.4	-11.4
31	112	30.9	-21.6
32	126	28.8	-24.8
33	141	28.5	-11.5
34	158	30.3	-11.0
35	178	28.9	-17.1
36	200	29.5	-6.9
测试序号	扰动频率/Hz	阻抗幅值/dB	阻抗相角/°
37	224	29.3	-15.2
38	251	29.5	-6.8
39	282	28.9	-11.7
40	316	29.6	-11.4
41	355	29.5	-7.8
42	398	29.1	-7.4
43	447	28.9	-7.7

44	501	29.0	-8.0
45	562	29.0	-9.9
46	631	28.4	-10.5
47	708	28.6	-9.2
48	794	28.1	-8.6
49	891	27.8	-8.5
50	1000	27.6	-7.6
51	1122	27.3	-8.1
52	1259	27.0	-5.8
53	1413	26.7	-4.0
54	1585	26.2	-1.6
55	1778	25.9	1.5
56	1995	25.6	6.0
57	2239	25.3	10.4
58	2512	25.3	15.3
59	2818	25.3	21.1
60	3162	25.4	27.2
61	3548	25.7	33.7
62	3981	26.1	39.7
63	4467	26.8	46.3
测试序号	扰动频率/Hz	阻抗幅值/dB	阻抗相角/°
64	5012	27.4	50.8
65	5623	28.2	55.2
66	6310	29.1	59.3
67	7079	29.9	62.8
68	7943	30.8	66.6
69	8913	31.7	70.0
70	10000	32.6	73.2
四、图形呈现			



五、结果判定

结论

审核

签字

日期

www.ODCC.org.cn



ODCC服务号



ODCC订阅号